

**Exercice 1 :** Écrire un programme qui :

- stocke deux entiers dans la mémoire vive avec les labels **val1** et **val2**,
- échange ses deux valeurs.

**Exercice 2 :** Traduire les instructions suivantes en assembleur :

```
1 x = y + 42
2 if x == 42:
3     z = 1
4 else:
5     z = 2
```

Code 1 – Un code en Python

**Exercice 3 :**

1. Écrire puis exécuter le programme 2.

```
1     MOV R0, #tab      //charge l'adresse du début du tableau
2     LDR R1, longueur //charge la longueur du tableau
3     MOV R2, #0       //prépare un compteur
4 boucle:
5     LDR R3, [R0]     //charge la valeur à l'adresse [R0] de la m
    émoire
6     STR R3, .WriteUnsignedNum //affiche la valeur
7     ADD R0, R0, #4   //passe à l'adresse suivante
8     ADD R2, R2, #1   //augmente le compteur de 1
9     CMP R2, R1      // vérifie si on est en fin de tableau
10    BLT boucle
11    HALT
12 longueur:10
13 tab: 13
14     9
15     10
16     12
17     51
18     8
19     71
20     19
21     3
22     11
```

Code 2 – Réaliser une boucle

2. Certaines notions non encore abordées sont présentes dans ce programme :

- Il répète un code plusieurs fois.
- Le label **tab** peut être assimilé à un tableau de données.

Prendre le temps de comprendre le fonctionnement du programme. Observer notamment le contenu de la mémoire vive.

3. Modifier le programme pour qu'il recherche et affiche dans la console la plus grande valeur de **tab** (on considère que le tableau ne contient que des entiers positifs ou nuls).

**Exercice 4 :**

1. Que fait le programme 3 ?

```

1      MOV R0,#0
2      MOV R1,#10
3  ici:
4      CMP R1,#0
5      BEQ la
6      ADD R0,R0,R1
7      SUB R1,R1,#1
8      B  ici
9  la:
10     HALT

```

Code 3 – Que fait ce programme?

2. Les microprocesseurs Intel utilisent le langage d'assemblage x86. Ce langage a huit registres : eax, ebx, ecx, edx, esi, edi, esp et ebp. La documentation (très incomplète) ci-dessous présente plusieurs instructions de ce langage :

Instructions	Utilisation	Exemple
mov destination, source	copie la source dans la destination	mov eax, 42
add destination, source	ajoute la source à la destination	add eax, 10
sub destination, source	soustrait la source à la destination	sub eax, 10
cmp source1, source2	effectue la soustraction source1-source2 et indique le résultat de comparaison dans des registres spéciaux (flag). Si le flag <i>zf</i> vaut 1 c'est que <i>source1</i> est égal à <i>source2</i> . Si le flag <i>sf</i> vaut 1 c'est que <i>source1</i> est inférieure à <i>source2</i> .	cmp eax, ebx
je adr	saute à l'adresse si le flag <i>zf</i> vaut 1. L'adresse est une étiquette ou label.	je label
jne adr	saute à l'adresse si <i>zf</i> vaut 0. L'adresse est une étiquette ou label.	jne label
jmp adr	saute à l'adresse. L'adresse est une étiquette ou label.	jmp label

Traduire le code 3 dans le langage assembleur x86.